(19)日本国特許庁 (JP) (12) 公 開 特 許 公 報 (A) (11)特許出願公開番号

特開平11-102909

(43)公開日 平成11年(1999)4月13日

(51) Int.Cl.⁸

離別記号

FΙ

HO1L 21/3205 21/768

H01L 21/88

M

21/90

Α

審査請求 未請求 請求項の数9 OL (全 7 頁)

(21)出願番号

特願平9-263040

(71)出顧人 000002185

ソニー株式会社

(22)出願日

平成9年(1997)9月29日

東京都品川区北品川6丁目7番35号

(72)発明者 田口 充

東京都品川区北品川6丁目7番35号 ソニ

一株式会社内

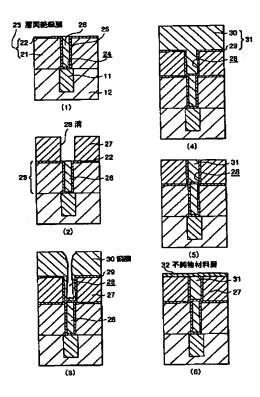
(74)代理人 弁理士 船橋 國則

(54) 【発明の名称】 銅合金配線の形成方法

(57)【要約】

【課題】 銅ージルコニウム合金は、リフローや高圧リ フローによる埋め込みが困難であるので埋め込み不良 (ボイドの発生)を生じ易く、配線信頼性の低下を来 す。

【解決手段】 層間絶縁膜23に形成された凹部(例え ば溝28、接続孔等)に、例えば銅を加熱することによ るリフロー法、銅を加圧することによる高圧リフロー法 等によって、銅膜30を流動させて埋め込む工程と、銅 膜30上に不純物材料として、例えばジルコニウムを堆 積して不純物材料層32を形成した後、加熱処理を行っ てこの不純物材料層32のジルコニウムを銅膜30中に 拡散させる工程とを備えた銅合金配線33の形成方法で ある。



30

1

【特許請求の範囲】

【請求項1】 層間絶縁膜に形成された凹部に銅を流動させて埋め込む工程と、

前記銅上に不純物材料を堆積した後、加熱処理を行って 前記不純物材料を前記銅中に拡散させる工程とを備えた ことを特徴とする銅合金配線の形成方法。

【請求項2】 請求項1記載の銅合金配線の形成方法において、

前記凹部は溝からなることを特徴とする銅合金配線の形 成方法。

【請求項3】 請求項1記載の銅合金配線の形成方法に おいて.

前記凹部は、溝および該溝の底部に形成した接続孔から なることを特徴とする銅合金配線の形成方法。

【請求項4】 請求項1記載の銅合金配線の形成方法において、

前記録を流動させて前記凹部に埋め込む方法は、銅を加熱することによるリフロー法であることを特徴とする銅合金配線の形成方法。

【請求項5】 請求項2記載の鋼合金配線の形成方法において、

前記銅を流動させて前記凹部に埋め込む方法は、銅を加熱することによるリフロー法であることを特徴とする銅合金配線の形成方法。

【請求項6】 請求項3記載の銅合金配線の形成方法において、

前記銅を流動させて前記凹部に埋め込む方法は、銅を加熱することによるリフロー法であることを特徴とする銅合金配線の形成方法。

【請求項7】 請求項1記載の銅合金配線の形成方法において、

前記銅を流動させて前記凹部に埋め込む方法は、銅を加圧することによる高圧リフロー法であることを特徴とする銅合金配線の形成方法。

【請求項8】 請求項2記載の銅合金配線の形成方法において、

前記鋼を流動させて前記凹部に埋め込む方法は、鋼を加 圧することによる高圧リフロー法であることを特徴とす る銅合金配線の形成方法。

【請求項9】 請求項3記載の鋼合金配線の形成方法に おいて、

前記銅を流動させて前記凹部に埋め込む方法は、銅を加圧することによる高圧リフロー法であることを特徴とする銅合金配線の形成方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、銅合金配線の形成 方法に関し、詳しくは不純物を含む銅合金配線の形成方 法に関する。

[0002]

【従来の技術】超LSIの高集積化によって内部配線の 微細化が進むにしたがい、配線の低抵抗化、信頼性の改 善に対する要求が高まっている。そこで、従来よりLS Iの配線材料として広く用いられてきたアルミニウム合 金に替えて、銅を用いることが検討されている。

【0003】一方、従来の配線形成方法に比べて微細加工に有利とされる、いわゆる溝配線技術が盛んに検討されている。溝配線とは、予め層間絶縁膜に所定の溝を形成した後、その溝の内部に配線材料を埋め込み、化学的機械研磨(以下CMPという)等によって溝外部の配線材料を除去して、溝内に配線材料を残す方法である。一般に銅は反応性イオンエッチング(以下RIEという)によるエッチングが困難とされているため、溝配線技術との整合性がよいと期待されている。

【0004】溝配線の形成においては、溝内に配線材料を埋め込む技術の確立が一つの課題になっている。この技術としては、配線材料のスパッタ成膜後のリフロー法、高圧リフロー法、CVD法、めっき法等が検討されている。特にスパッタ後のリフロー法や高圧リフロー法のは、技術の完成度、安定性が高く、実用的な方法として期待されている。

【0005】高圧リフロー法の埋め込み原理について説明する。図5の(1)に示すように、絶縁層51上に形成された下層配線52を覆う状態に層間絶縁膜53が形成されていて、この層間絶縁膜53には下層配線52に通じる接続孔54が形成されている。そして通常、スパッタ法により、接続孔54の内部とともに層間絶縁膜53上に、チタン膜、窒化チタン膜等の下地膜55を成膜し、続いて銅膜56を成膜する。その際に銅膜56により接続孔54の上部を橋渡し状態にして覆い、接続孔54の内部にボイド(空洞)57を残す。このときボイド57の内部圧力はスパッタ雰囲気になっているので、ほぼ真空となる。

【0006】引き続き図5の(2)に示すように、高真空雰囲気中にてウエハを400℃~450℃程度に加熱し、銅膜56を軟化させるとともに、アルゴン等の不活性な高圧ガスにより銅膜56を流動させながら接続孔54の内部に押し込む。その結果、図5の(3)に示すように、接続孔54の内部には銅膜56の一部56aが充40填される。上記説明では接続孔54を例にして説明したが、溝内に銅膜を埋め込む場合も上記同様にして行う。

【0007】一方、銅配線の信頼性をさらに向上させるため、銅中に微量のジルコニウム等の不純物を添加することが検討されている。ジルコニウムを添加する方法としては、通常、銅ージルコニウム合金ターゲットによるスパッタ法が用いられる。ジルコニウムを微量に含む銅合金配線は、純銅に対する抵抗値の上昇が少なく、エレクトロマイグレーション耐性が向上することが知られている。添加されたジルコニウム等は銅の粒界に偏析する50ことから銅の粒界拡散を抑制するので、信頼性が向上す

(3)

特開平11-102909

ると考えられている。

[0008]

【発明が解決しようとする課題】しかしながら、銅ージ ルコニウム合金は、リフローや高圧リフローによる埋め 込み性が困難であるといった問題点を有する。ここで高 圧リフローによる溝埋め込みにおいて、埋め込み不良が 生じた場合の一例を説明する。

3

【0009】図6に示すように、下層配線71、この下 層配線71の段差を解消する平坦化絶縁膜72、その上 に形成した層間絶縁膜73、下層配線71に接続するも ので層間絶縁膜73に形成した接合孔内の設けたプラグ 74、プラグ74および層間絶縁膜73上に形成した絶 縁膜75、プラグ74上を通るもので絶縁膜75に形成 した接続孔(または溝) 76、その接続孔(または溝) 76内壁およびその絶縁膜75上に形成した下地膜7 7、その下地膜77上に、溝76上部を覆う状態に形成 した銅ージルコニウム合金膜78が備えられている。こ の状態で、高圧リフローによる銅ージルコニウム合金膜 78の埋め込みを行うと、銅ージルコニウム合金膜78 は十分な流動性が得られないために、接続孔(または 溝) 76の内部に埋め込むことが困難となる。そのた め、接続孔(または溝)76の内部にボイド(空洞)7 9が発生する。その結果、信頼性が劣化する。これは、 銅にジルコニウムを添加することで銅合金の再結晶温度 が上昇するために、流動性が得られ難くなるためといえ

【0010】また、エレクトロマイグレーション等の信 頼性を向上させるために添加される材料としては、ジル コニウムの他にクロム (Cr)、カドミウム (Cd)、 銀(Ag)等も考えられるが、いずれも、再結晶温度を 上昇させる性質を有するため、銅合金の流動性が低下し て埋め込み不良を誘発する。

[0011]

【課題を解決するための手段】本発明は、上記課題を解 決するためになされた銅合金配線の形成方法である。す なわち、層間絶縁膜に形成された凹部(例えば、溝、溝 およびこの溝の底部に形成した接続孔)に銅を流動させ て埋め込む工程(例えば、リフロー法または高圧リフロ 一法により埋め込む工程)と、その銅上に不純物材料を 堆積した後、加熱処理を行って不純物材料を銅中に拡散 40 させる工程とを備えた銅合金配線の形成方法である。

【0012】上記銅合金配線の形成方法では、層間絶縁 膜に形成された凹部に銅を流動させて埋め込んだ後、そ の銅上に不純物材料を堆積してから加熱処理を行って不 純物材料を銅中に拡散させることから、銅の流動性を損 ねることなく、凹部に銅が埋め込まれる。そして加熱処 理を行って不純物材料を銅中に拡散させることから、銅 と不純物との合金が作製される。

[0013]

を第1実施形態として、図1および図2の製造工程図に よって説明する。図1および図2では、銅の埋め込みに 高温リフローを用いた銅合金配線の形成方法を示す。

【0014】図1の(1)に示すように、半導体基板 (図示省略) 上に素子形成から下層配線11の形成まで の一連のプロセスを行い、所定の平坦化プロセスにより 平坦化絶縁膜12を形成する。次いで、プラズマCVD 法による酸化シリコン (以下PE-SiO2 と記す)を 例えば0.8μmの厚さに堆積して、酸化シリコン膜2 1を形成する。続いてプラズマCVD法による窒化シリ コン(以下PE-SiNと記す)を例えば50nmの厚 さに堆積して、窒化シリコン膜22を形成して、酸化シ リコン膜21と窒化シリコン膜22とからなる層間絶縁 膜23を形成する。

【0015】次いで通常のリソグラフィー技術とエッチ ングとによって、上記層間絶縁膜23に下層配線11に 通じる接続孔24を開口する。この接続孔24の口径 は、例えば0. 2μmとした。上記エッチングは、例え ば反応性イオンエッチング (RIE) で行い、その際、 20 窒化シリコン膜22のエッチング条件と酸化シリコン膜 21のエッチング条件とを順次切り換えることにより行 った。

【0016】上記窒化シリコン膜22のエッチング条件 の一例を以下に示す。

エッチングガス:トリフルオロメタン(CHF3);7 5 s c c m 〔以下、 s c c m は標準状態における体積流 量 (cm³/分)を表す〕と酸素 (O₂);35scc m.

RFパワー:600W、

エッチング雰囲気の圧力:5Pa、

基板温度:20℃に設定した。

【0017】また、上記酸化シリコン膜21のエッチン グ条件の一例を以下に示す。

エッチングガス:トリフルオロメタン(CHF3);7 5sccmと酸素(O2);8sccm、

RFパワー: 1. 2kW、

エッチング雰囲気の圧力:7Pa、

基板温度:20℃に設定した。

【0018】次に、通常のタングステンプラグの形成プ ロセスによって、上記接続孔24の内部に窒化チタンか らなる下地膜25を形成してからタングステンプラグ2 6を形成する。

【0019】次に図1の(2)に示すように、層間絶縁 膜23上に、PE-SiO₂を例えば0.6μmの厚さ に堆積して酸化シリコン膜27を形成した後、通常のリ ソグラフィー技術とエッチング(例えばRIE)とによ って上記タングステンプラグ26上を通るように酸化シ リコン膜27に溝28を形成する。この溝28を加工す る際に上記窒化シリコン膜22はエッチングストッパと 【発明の実施の形態】本発明の実施の形態に係わる一例 50 しての機能を有する。なお、上記溝28の幅は、一例と

(4)

特開平11-102909

して、 $0.3 \mu m$ とした。

【0020】次に図1の(3)に示すように、アルゴン スパッタエッチングによって、タングステンプラグ26 の上部に形成されている自然酸化膜(図示省略)を除去 する。続いてDCマグネトロンスパッタ法によって、溝 28の内壁および酸化シリコン膜27上に、チタン膜を 例えば20nmの厚さに形成し、さらに窒化チタン膜を 例えば50 nmの厚さに形成して下地膜29を形成す る。続けて銅膜30を例えば500nmの厚さに形成す

5

【0021】上記Aェスパッタエッチングの条件の一例 を以下に示す。

印加電圧:1kV、

エッチングガス:アルゴン (Ar);100sccm、 エッチング雰囲気の圧力: 0. 4 Pa、

基板温度:400℃に設定し、酸化シリコン換算で30 nmの厚さをエッチングした。

【0022】また、上記下地膜29のチタン膜の成膜条 件の一例を以下に示す。

DCパワー:6kW、

プロセスガス:アルゴン(Ar);100sccm、 スパッタ雰囲気の圧力: 0. 4 Pa、

基板温度:200℃に設定した。

【0023】上記下地膜29の窒化チタン膜の成膜条件 の一例を以下に示す。

DCパワー: 12kW、

プロセスガス:アルゴン (Ar);20sccmと窒素 (N_2) ; 70 sccm,

スパッタ雰囲気の圧力: 0. 4 P a 、

基板温度:200℃に設定した。

【0024】上記銅膜30の成膜条件の一例を以下に示 す。

DCパワー: 12kW、

プロセスガス:アルゴン (Ar);100sccm、 スパッタ雰囲気の圧力: 0. 4 Pa、

基板温度:200℃に設定した。

【0025】次に図1の(4)に示すように、加熱処理 を行って銅膜30の一部を溝28の内部にリフローさせ る。ここでは加熱処理によるリフローを行った。その加 熱条件の一例を以下に示す。

【0026】プロセスガス:アルゴン(Ar)、

加熱温度:450℃、

処理雰囲気の圧力:大気圧、

リフロー時間:30分間に設定した。

【0027】次いで通常のCMP工程によって、溝28 の外側に形成されている配線材料(下地膜29および銅 膜30)31を除去して、図1の(5)に示すように、 溝28の内部に上記配線材料31を残す。

【0028】次いで図1の(6)に示すように、上記配

添加する不純物材料として、例えばジルコニウムを50 nmの厚さにスパッタ成膜によって堆積して、不純物材 料層32を形成する。

【0029】上記スパッタ成膜条件の一例を以下に示

DCパワー: 10kW、

プロセスガス:アルゴン (Ar);10sccm、

処理雰囲気の圧力: 0. 4 P a 、

成膜温度:200℃に設定した。

【0030】次に、図2の(7)に示すように、加熱処 理を行い、不純物材料層32のジルコニウムを溝28内 の銅膜30中に拡散させる。

【0031】上記加熱処理条件の一例を以下に示す。

プロセスガス:アルゴン(Ar)、

処理雰囲気の圧力:大気圧、

加熱温度:500℃、

加熱時間:30分に設定した。この加熱温度は、銅膜3 0に対して不純物材料層32の不純物の固相拡散が起き る温度以上、熱損傷の影響がない温度以下で、適宜選択 20 される。例えば上記ジルコニウムの場合には、加熱温度 は350℃~550℃、加熱時間は10分~60分が好 ましい。

【0032】次に、再度CMP加工によって、溝28の 外の配線材料31および不純物材料層32を除去して、 図2の(8)に示すように、溝28の内部に、ジルコニ ウムを拡散してなる銅合金配線33を形成する。

【0033】なお、上記接続した第1実施形態のよう に、銅のCMPを行った後にジルコニウムを堆積する方 法に代えて、ジルコニウムの成膜を銅のリフローの後に 30 行い、ジルコニウムを銅膜中に拡散させた後に溝の外の 鋼膜およびジルコニウム膜をCMPによって除去すると いう方法も採用することができる。また、銅のリフロー は高圧リフロー法を用いることも可能である。その際に は、溝28上を覆うとともに溝28内に空洞を残す状態 で銅膜30を成膜する。

【0034】上記第1実施形態の鋼合金配線の形成方法 では、リフロー法により溝29内に銅膜30を流動させ て埋め込んだ後、その銅上にジルコニウムを堆積して不 純物材料層32を形成してから加熱処理を行ってジルコ 40 ニウムを銅膜30中に拡散させることから、銅膜30の 流動性を損ねることなく、溝29内を銅膜30の一部に よって埋め込むことが可能になる。そして加熱処理を行 ってジルコニウムを銅膜30中に拡散させることから、 銅と不純物との合金からなる銅合金配線33が形成され る。

【0035】次に本発明の実施の形態に係わる別の一例 を第2実施形態として、図3および図4の製造工程図に よって説明する。図3および図4では、溝および接続孔 に銅を埋め込む、いわゆるデュアルダマシン法に適用し 線材料31上および上記酸化シリコン膜27上に、銅に 50 た例を示し、前記図1および図2によって説明した構成 7

部品と同様のものには同一符号を付与する。

【0036】図3の(1)に示すように、半導体基板(図示省略)上に素子形成から下層配線11の形成までの一連のプロセスを行い、所定の平坦化プロセスにより平坦化絶縁膜12を形成する。次いで、プラズマCVD法による酸化シリコン(以下PE-SiO2と記す)を例えば0.8 μ mの厚さに堆積して、酸化シリコン膜21を形成する。続いてプラズマCVD法によるPE-SiNを例えば50nmの厚さに堆積して、窒化シリコン膜22を形成する。さらにプラズマCVD法によるPE-SiO2を例えば0.6 μ mの厚さに堆積して、酸化シリコン膜27を形成する。次いで通常のリングラフィー技術とエッチングとによって、上記酸化シリコン膜27に溝28を加工する。この溝28の幅は、例えば0.3 μ mとした。

【0037】続いて図3の(2)に示すように、通常のリソグラフィー技術とエッチングとによって、上記簿28の底部における上記室化シリコン膜22および酸化シリコン膜21に下層配線11に通じる接続孔24を開口する。この接続孔24の口径は、例えば0.2μmとした。上記エッチングは、例えば反応性イオンエッチング(RIE)で行い、その際、窒化シリコンのエッチング条件と酸化シリコンのエッチング条件とを順次切り換えることにより行った。

【0038】上記窒化シリコン膜22、酸化シリコン膜21のエッチング条件は、前記第1実施形態と同様である。

【0039】次に図3の(3)に示すように、アルゴン

スパッタエッチングによって、接続孔24の底部に露出した下層配線11の上部に形成されている自然酸化膜(図示省略)を除去した後、DCマグネトロンスパッタ法によって、上記溝28と接続孔24との各内壁および酸化シリコン膜27上に、チタンを例えば20nmの厚さに堆積し、続いて窒化チタンを例えば50nmの厚さに堆積して下地膜29を形成し、次いで上記溝28上を覆う状態に、銅膜30を例えば500nmの厚さに形成

【0040】上記Arスパッタエッチングの条件、上記 チタン、窒化チタンの下地膜29の成膜条件、上記鋼膜 30の成膜条件の一例は、前記第1実施形態で説明した 条件と同様である。

【0041】次に図3の(4)に示すように、高圧リフロー法によって、銅膜30を溝28および接続孔24の内部に埋め込む。その高圧リフロー条件の一例を以下に示す。

【0042】プロセスガス:アルゴン(Ar)、

圧力:10MPa、

する。

処理温度:440℃、

加圧時間:1分間に設定した。

【0043】次いで通常のCMP工程によって、溝28 50

【0044】次いで図3の(6)に示すように、上記残した配線材料31上および酸化シリコン膜27上に、銅に添加する不純物材料として例えばジルコニウムを50nmの厚さにスパッタ成膜によって堆積して、不純物材料層32を形成する。このジルコニウムの成膜条件は前10 記第1実施形態と同様である。

【0045】次に、図4の(7)に示すように、加熱処理を行い、不純物材料槽32のジルコニウムを銅膜30中に拡散させる。この加熱処理条件は前記第1実施形態と同様である。

【0046】次に、再度CMP加工によって、溝28の外の不純物材料層32を除去して、図4の(8)に示すように、溝28の内部に、ジルコニウムを拡散してなる 鋼合金配線層33を形成する。このとき、接続孔24の内部に埋め込まれている部分もジルコニウムを拡散した 鋼合金からなっている。

【0047】なお、上記接続した第1実施形態のように、銅のCMPを行った後にジルコニウムを堆積する方法に代えて、ジルコニウムの成膜を銅のリフローの後に行い、ジルコニウムを銅膜30中に拡散させた後に溝外の銅およびジルコニウムをCMPによって除去するという方法も採用することができる。

【0048】上記第2実施形態の銅合金配線の形成方法では、高圧リフロー法により溝28内および接続孔24内に銅膜30を流動させて埋め込んだ後、その銅上にジルコニウムを堆積して不純物材料層32を形成してから加熱処理を行ってジルコニウムを銅膜30中に拡散させることから、銅膜30の流動性を損ねることなく、溝28および接続孔24内に銅が埋め込まれる。そして加熱処理を行ってジルコニウムを銅膜30中に拡散させることから、銅と不純物との合金が作製される。

【0049】なお、本発明の発明は、上記各実施形態に限定されるものではなく、例えば銅の下地膜として用いた窒化チタン/チタンに代えて、チタンタングステン (TiW)、タングステン(W)、タングステンシリサイド(WSi)、窒化タングステン(WN)、窒化タングステンシリサイド(WSiN)、タンタル(Ta)、窒化タンタル(TaN)、炭化タンタル(TaC)、モリブデン(Mo)、ニオブ(Nb)、およびこれらのうちの複数層からなる積層膜等を用いることが可能である。

【0050】また、銅に添加する不純物材料としては、標準焼きなまし銅線に対する電気伝導率がおよそ80%以上確保できるような材料が好ましく、上記ジルコニウムの他に、クロム (Cr)、カドミウム (Cd)、銀(Ag)、マグネシウム (Mg) 等を用いることが可能

10

である。これらの材料を銅に添加した場合、銅合金の抵抗上昇は比較的小さく、かつ信頼性の向上を図ることができる。

【0051】また、上記不純物材料を銅中に拡散させる 雰囲気は、上記説明したようなアルゴン雰囲気のよう に、不活性な雰囲気または真空中が好ましい。

【0052】上記不純物材料の銅膜中への拡散量は、銅膜状に堆積される不純物材料層の膜厚、拡散時間、拡散温度等によって制御することが可能である。一般に拡散時間を長くすると、また拡散温度を高くすると、拡散量が増加する。

[0053]

【発明の効果】以上、説明したように本発明によれば、 層間絶縁膜に形成された凹部に銅を流動させて埋め込ん だ後、その銅上に不純物材料を堆積してから加熱処理を 行って不純物材料を銅中に拡散させるので、銅の流動性 を損ねることなく、凹部に銅を埋め込むことができる。 そして加熱処理を行って不純物材料を銅中に拡散させる ので、銅と不純物との合金を作製することができる。そ の結果、溝内に形成される銅配線中に抵抗を大きくさげ 20 ることなくエレクトロマイグレーション耐性を向上させ ることが可能な不純物を含む合金を形成することができ るので、銅合金配線の信頼性の向上が図れる。

【図面の簡単な説明】

【図1】本発明の銅合金配線の形成方法に係わる第1実 施形態を説明する製造工程図である。

【図2】本発明の銅合金配線の形成方法に係わる第1実施形態を説明する製造工程図(続き)である。

【図3】本発明の銅合金配線の形成方法に係わる第2実 10 施形態を説明する製造工程図である。

【図4】本発明の銅合金配線の形成方法に係わる第2実施形態を説明する製造工程図(続き)である。

【図5】高圧リフロー法を用いた従来の銅配線の形成方 法を説明する製造工程図である。

【図6】高圧リフロー法を用いた従来の銅配線の形成方法に係わる課題の説明図である。

【符号の説明】

23…層間絶縁膜、28…溝、30…銅膜、32…不純物材料層、33…銅合金配線

(6)

(3)

